



Polskie Towarzystwo Elektrotechniki Teoretycznej i Stosowanej
Oddział w Zielonej Górze



Wydział Elektrotechniki, Informatyki i Telekomunikacji



Instytut Informatyki i Elektroniki



Zakład Inżynierii Komputerowej

SEMINARIUM

DIGITAL CONTROL UNIT DESIGN – dCUD'09
6 marca 2009, Uniwersytet Zielonogórski

PROGRAM

- 09:30-09:45 UROCZYSTE OTWARCIE SEMINARIUM
- 09:45-10:30 Logic and System Design of Digital Systems
Samary Baranov, Holon Institute of Technology, Izrael
- 10:30-10:55 ROM-based FSM Implementation Using
Functional Decomposition Approach
Tadeusz Luba, Politechnika Warszawska
- 10:55-11:20 Fast Operating PLC Based on Event-Driven
Control Program Tasks Execution
Edward Hryniewicz, Politechnika Śląska
- 11:20-11:45 PRZERWA
- 11:45-12:10 A Design of Sequential Circuits Using the ZUBR System
Valery Salauyou, Politechnika Białostocka
- 12:10-12:35 Logic Synthesis Dedicated for CPLD Circuits
*Dariusz Kania, Adam Milik, Józef Kulisz,
Adam Opara i Robert Czerwiński, Politechnika Śląska*
- 12:35-13:00 Structural Decomposition of Control Units
*Alexander Barkalov, Arkadiusz Bukowiec
i Remigiusz Wiśniewski, Uniwersytet Zielonogórski*
- 13:00 ZAKOŃCZENIE

SERDECZNIE ZAPRASZAMY

Marian Adamski, Arkadiusz Bukowiec, Remigiusz Wiśniewski

Miejsce Seminarium:
Uniwersytet Zielonogórski
ul Podgórna 50, Kampus A
Budynek Nauk Ścisłych A29, sala nr 2

